

# distinguishing between used and unused memory blocks during cache error handling

<http://swpat.ffii.org/pikta/mupli/ep359815/index.ca.html>

Grup de treball

[swpatag@ffii.org](mailto:swpatag@ffii.org)

versió catalana 2003/11/18 per FFII\*

2005-01-06

Distingir entre blocs de memòria usats i no usats quan fallen blocs al caché, per tal d'evitar pèrdues innecessàries de temps reescrivint blocs ja usats. Hi ha centenars de patents de l'EPO d'aquesta mena. Proveu-ho cercant la base de dades amb mots com "cache" o "memory".

## Índex

**Classe EC:** G06F12/08B4T

**Classe IP:** G06F12/12

**data de prioritat:** US19880176596 19880401

**número d'aplicació:** WO1989US01314 19890330

**requerit:** [-] EP0359815 (WO8909444), A4, B1

**aplicant:** DIGITAL EQUIPMENT CORP (US)

---

\*<http://lists.ffii.org/mailman/listinfo/traduk>

**inventor:** STEELY SIMON CARL JR (US); RAMANUJAN RAJ KANNAN (US);  
BANNON PETER JOSEPH (US); BEACH WALTER ALOYSIUS (US)

**data de publicació:** 1989-10-05

**número de patent:** [-] WO8909444

**Nom de la Invenció:** CACHE WITH AT LEAST TWO FILL SIZES

**aplicació de patent (A):** reivindicacions<sup>1</sup>, descripció<sup>2</sup> i abstracte<sup>3</sup>

**versió concedida (B1):** L'OEP publica la patent com una col·lecció d'arxius gràfics, que hem concatenat en un gran arxiu PDF<sup>4</sup> i, fent servir processament OCR<sup>5</sup>, reduït a un arxiu de text<sup>6</sup>.

---

<sup>1</sup>claims.html

<sup>2</sup>desc.html

<sup>3</sup>abstract.html

<sup>4</sup>ep0359815.pdf

<sup>5</sup><http://localhost/swpat/girzu/epatext/index.en.html>

<sup>6</sup>ep0359815.txt